

DANH SÁCH SINH VIÊN BÁO CÁO GIỮA KỲ KHÓA LUẬN TỐT NGHIỆP
Học kỳ 2 - Năm học: 2021 - 2022

Thời gian bắt đầu hội đồng: **8h30, thứ 3 ngày 26/04/2022**

Địa điểm báo cáo: **Phòng E6.1, E6.3 và E6.8**

Thời gian tối đa cho 1 đề tài là 10 phút: **5 phút SV báo cáo (từ 5-7 slide báo cáo) + 5 phút hội đồng góp ý**

ST T	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	GHI CHÚ	THỜI GIAN	Ý KIẾN GÓP Ý CỦA HĐ
Phòng E6.1								
TS. Nguyễn Minh Sơn, TS. Phạm Quốc Hùng, ThS. Ngô Hiếu Trường								
1	18521438	Lê Trường Thịnh	Hiện thực giải thuật Deep Q-Network (DQN) trên phần cứng với môi trường Cartpole	Design hardware for Deep Q-Network to solve Cartpole environment	TS. Nguyễn Minh Sơn	CLC-VN	8h30	Tìm hiểu các nghiên cứu trước để có cơ sở đánh giá kết quả, xây dựng kịch bản đánh giá cụ thể trên phần cứng, kết quả mong muốn đạt được
	18521367	Dương Minh Tâm						
2	18520614	Nguyễn Phan Hoàng Đức	Bộ tăng tốc AI tích hợp trên Ultra96-V2 cho smart camera	AI acceleration on FPGA Ultra96-V2 for smart camera	TS. Nguyễn Minh Sơn	CLC-VN	8h40	Chọn một kịch bản đánh giá kiểm tra, cải tiến giải thuật phần cứng. Ứng dụng cụ thể làm gì?
	18520492	Nguyễn Tiến Bảo						
3	18520703	Phạm Quang Hải	Mô phỏng và hiện thực 32-bit Risc-V CPU trên FPGA	Simulation and implementation of the 32-bit Risc-V CPU on FPGA	TS. Nguyễn Minh Sơn	CLC-VN	8h50	Điều chỉnh lại thời gian thực hiện, kế hoạch cụ thể tích hợp AXI BUS, tích hợp cache,
	18520554	Vũ Duy Di Đan						
4	18520779	Lê Huy Hoàng	MobileNetV2 trên FPGA Ultra96-V2 ứng dụng camera thông minh	MobileNetV2 on FPGA Ultra96-V2 for smart camera	TS. Nguyễn Hoài Nhân	CLC-VN	9h00	Làm rõ kịch bản thực hiện, đánh giá kịch bản với đề tài trước sử dụng yolo,
	18521165	Tô Quốc Nguyễn						
5	18521166	Trần Đức Nguyễn	Nghiên cứu thiết kế vi mạch quản lý nguồn trên SoC	Research & design SoC control power supply	TS. Nguyễn Minh Sơn	CLC-VN	9h10	Đánh giá kịch bản đánh giá, thông số so sánh, ổn định đầu ra dòng và áp, giới hạn đề tài, dùng thư viện và công cụ gì?
	18521063	Lâm Minh Luân						

ST T	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	GHI CHÚ	THỜI GIAN	Ý KIẾN GÓP Ý CỦA HĐ
6	18520959	Bùi Nguyễn Tuấn Kiệt	Thiết kế và hiện thực mạng nơ ron tích chập trên FPGA sử dụng kiến trúc Xception	Design and implementation of convolutional neural network on FPGA using Xception architecture	TS. Nguyễn Minh Sơn	CLC-VN	9h20	Nền tảng thiết kế là gì - tài nguyên dự kiến? Bao nhiêu lớp? Thông số mạng ra sao? Chú ý tài nguyên phần cứng, phương pháp scale ảnh.
	18521177	Nguyễn Minh Nhân						
7	18520838	Ngô Hoàng Huy	Thiết kế hệ thống nhúng định lượng không xâm lấn nồng độ glucose dựa trên cảm biến quang	Design embedded system of noninvasive glucose monitoring based on optical sensor	TS. Phạm Quốc Hùng	CQĐT	9h30	Đánh giá cảm biến, độ chính xác của cảm biến, tập dữ liệu được thu thập ra sao, cần giới hạn đề tài cụ thể
	18520136	Huỳnh Bá Anh Quân						
8	18520984	Đào Quang Linh	Thiết kế và hiện thực hệ thống Acrobot phục vụ giảng dạy và nghiên cứu	Design and impenentation an Acrobot system for teaching and learning	TS. Phạm Quốc Hùng	CQĐT	9h40	Kịch bản, giới hạn đề tài để so sánh với các đề tài khác. Xem lại kì vọng? Thời gian đáp ứng và sai số xác lập? Mô hình thực tế?
9	18521178	Nguyễn Thành Nhân	Ứng dụng nhận dạng khuôn mặt trong đóng mở cửa tự động cho nhà thông minh	Face recognition and its application in smart automatic door	TS. Phạm Quốc Hùng	CQĐT	9h50	Trình bày vấn đề bảo mật trong nhận dạng, realtime trong nhận dạng, 6fps thấp, độ chính xác còn thấp, cần tham khảo thêm các luận văn trước
	18521197	Phạm Tân Nhật						
10	18521250	Trần Hoàng Thiên Phú	Ứng dụng phân tích quang phổ cận hồng ngoại trong kiểm định chất lượng sản phẩm thịt	Application of near infrared (NIR) spectroscopy to predict meat products quality	TS. Phạm Quốc Hùng	CQĐT	10h00	Kịch bản đánh giá, chú ý thời gian xử lý và độ chính xác cần tham khảo các thiết bị đang có
	18521141	Hoàng Minh Nghĩa						
11	18521613	Dương Thanh Tùng	Ứng dụng thuật toán phát hiện đối tượng trên SoC-FPGA sử dụng Opencil	Application of object detection algorithm on SoC-FPGA using Opencil	ThS. Ngô Hiếu Trường	CQĐT	10h10	Dự kiến tốc độ xử lý, tại sao lại dùng 8 lớp, tham khảo luận văn trước, cách mapping các thành phần của hệ thống
	18521608	Trần Minh Tuấn						
12	18521644	Trần Quốc Việt	Nghiên cứu và thiết kế hệ thống phát hiện cháy trên SoC-FPGA	Research and design fire detection system on SoC-FPGA	ThS. Ngô Hiếu Trường	CQĐT	10h20	Kiểm tra lại tập dữ liệu, phương pháp hạn chế nhiễu.
	18521556	Nguyễn Trương Hoàng Trung						
13	16521558	Hoàng Anh Minh	Thiết kế hệ thống nhận dạng biển số xe trên SoC-FPGA	Design license plate detection system on SoC-FPGA	ThS. Ngô Hiếu Trường, ThS. Hồ Ngọc Diễm	CLC-VN	10h30	

ST T	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	GHI CHÚ	THỜI GIAN	Ý KIẾN GÓP Ý CỦA HĐ
Phòng E6.3 TS. Đoàn Duy, ThS. Phan Đình Duy								
1	18521263	Nguyễn Văn Phước	Hiện thực mạng trên chip dựa trên thuật toán XY và giao thức bắt tay trên FPGA	Implement network on chip base on XY routing algorithm and handshaking protocol on FPGA	ThS. Trương Văn Cường, ThS. Hồ Ngọc Diễm	CLC-VN	8h30	-Nhóm cần thiết lập kịch bản, ngữ cảnh để kiểm tra kết quả của đề tài ->Đề xuất cập nhật lại đề cương
	18521443	Nguyễn Duy Thịnh						
2	18520581	Nguyễn Thiên Đạt	Nhận diện lửa	Fire detection	TS. Đoàn Duy	CLC-VN	8h40	- Nhóm xác định rõ yêu cầu bài toán: thông tin đầu vào, thuật toán, phần cứng và đầu ra (có khả năng so sánh với các công trình nghiên cứu) - Chọn lựa giải thuật phù hợp với bài toán
	18520652	Võ Đại Dương						
3	18520475	Trương Nguyễn Trung Anh	Thiết kế gương thông minh điều khiển theo kịch bản người dùng	Design smart mirror with user-based access control	TS. Đoàn Duy, ThS. Phan Đình Duy	CLC-VN	8h50	- Xác định rõ mục tiêu của đề tài, so sánh với các đề tài KLTN đã thực hiện - Xác định các điểm cải tiến của đề tài
	18520635	Nguyễn Chí Dũng						
4	18520428	Ngô Quốc An	Phát triển hệ thống nhận diện khuôn mặt và giọng nói tích hợp cho gương thông minh	Development of face recognition and voice system for smart mirror	TS. Đoàn Duy, ThS. Phan Đình Duy	CLC-VN	9h00	- Xác định rõ mục tiêu của đề tài, so sánh với các đề tài KLTN đã thực hiện - Xác định các điểm cải tiến của đề tài - Tăng độ chính xác và đối tượng được nhận dạng.
5	18520773	Bùi Huy Hoàng	Thiết kế hệ thống tự cân bằng ba trục để phát triển các ứng dụng chi phí thấp và độ tin cậy cao	Design a model 3-dof stewart auto-balancing system for low-cost and high reliable embedded	TS. Đoàn Duy	CLC-VN	9h10	- Giới hạn mục tiêu ứng dụng để có thể xác định các yếu tố kỹ thuật phù hợp, đánh giá được - Xác định các kết quả đã thực hiện để so sánh, đánh giá
	18520765	Phạm Trung Hoà						
6	18521278	Trần Phạm Tiến Phương	Nghiên cứu sử dụng nền tảng flutter trong thiết kế đồng hồ số cho phương tiện hai bánh	Applying flutter platform to design digital cluster for two wheel vehicles	TS. Đoàn Duy, ThS. Bùi Lê Thuận (Bosch)	CLC-VN	9h20	- Viết lại phần mục tiêu cho phù hợp - Xác định các tính năng hiện thị, nội dung hiển thị trên màn hình - Xác định nền tảng phần cứng phù hợp
	18520786	Trần Vũ Hoàng						

ST T	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	GHI CHÚ	THỜI GIAN	Ý KIẾN GÓP Ý CỦA HĐ
7	17520225	Trần Thị Duy An	Nghiên cứu hệ thống hỗ trợ điều chỉnh cảm xúc bằng âm nhạc	Study on music-based emotion regulation system	TS. Đoàn Duy	CLC-VN	9h30	-Giải pháp kiểm tra kết quả thay đổi cảm xúc? -Độ tin cậy của số mẫu người để đánh giá? -Khả năng điều chỉnh cảm xúc bằng âm nhạc có hợp gu với người sử dụng? -Sự khác biệt giữa cảm xúc thật trong nội tâm và cảm xúc thể hiện trên khuôn mặt? -> Đề xuất chuyển hướng thành hệ thống đề xuất những bài nhạc phù hợp cho từng cá nhân theo cảm xúc của người dùng (Với ít nhất 10 người dùng và mỗi người dùng ít nhất 5 trạng thái cảm xúc)
	18521518	Đặng Lê Ngọc Trâm						
8	18521139	Đoàn Văn Nghĩa	Nghiên cứu hệ thống hỗ trợ điều tiết cảm xúc bằng ánh sáng	Study on a light-based assistant system design for emotion regulation	TS. Đoàn Duy	CLC-EN	9h40	-Đề xuất cập nhật lại đề cương, xem xét lại thiết kế hệ thống
9	18520940	Trần Văn Khoa	Nghiên cứu và thiết kế mô hình học tăng cường trên FPGA với môi trường Cartpole	Research and design reinforcement learning model on FPGA with Cartpole environment	ThS. Trần Văn Quang	CQĐT	9h50	So sánh với các đề tài khác cùng kiểu dữ liệu để đánh giá, kiểm tra, cần hiện thực trên FPGA thay vì mô phỏng
	18521086	Huỳnh Xuân Min						
10	18520993	Phan Quốc Linh	Nghiên cứu và tối ưu thiết kế phần cứng tạo block cho mạng Ethereum Blockchain	Research and optimize the design of block forming hardware for Ethereum Blockchain network	ThS. Trần Văn Quang	CQĐT	10h00	Kiểm tra lại mục tiêu đề tài, kết quả đăng ký dự kiến. Xem lại cẩn thận các số liệu về Slice, Fmax, Efficiency và harshrate.
	18521568	Nguyễn Quốc Trưởng						
11	18520877	Trần Cao Khải	Cánh tay robot Scara di chuyển đồ vật	Scara robot arm to move objects	TS. Phạm Quốc Hùng, ThS. Trần Quang Nguyên	CLC-VN	10h10	Mô phỏng trên máy tính, kịch bản thực hiện cho mô hình động lực học, tìm hiểu qui luật điều khiển, trình bày lại đề cương theo mẫu
	18521143	Nguyễn Hoàng Nghĩa						
12	18520966	Nguyễn Hồng Lạc	Thiết kế giàn phơi đồ tự động - ứng dụng vào mô hình chung cư nhỏ	Design automatic clothesline rigs – application in small apartment model	TS. Phạm Quốc Hùng, ThS. Trần Quang Nguyên	CLC-VN	10h20	Xem lại khái niệm thông minh? Xác định kịch bản cụ thể cho đề tài? Ứng dụng các cảm biến làm gì ?

ST T	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	GHI CHÚ	THỜI GIAN	Ý KIẾN GÓP Ý CỦA HĐ
Phòng E6.8 TS. Trịnh Lê Huy, ThS. Phạm Minh Quân								
1	18521368	Nguyễn Hoàn Tâm	Thiết kế và hiện thực thuật toán kiểm tra chữ kí số RSA trên FPGA.	Design and implementation of RSA Digital Signature Verification algorithm on FPGA.	ThS. Phạm Thanh Hùng	CQĐT	8h30	-Giới hạn đề tài cần đạt tần số: 30-50Mhz -> Đề xuất cập nhật lại đề cương
	18520381	Lê Nguyễn Công Toại						
2	18521383	Nguyễn Ngọc Thái	Triển khai hệ thống đào Bitcoin đa lõi SHA-256 sử dụng chuyển đổi mở rộng trên FPGA	Deploy multicore SHA-256 in Bitcoin mining system using Unfolding Transformation on FPGA	ThS. Phạm Thanh Hùng	CQĐT	8h40	-Cần xác định kỹ phần cứng để thực hiện đề tài. -Cần so sánh đề tài với 1 kết quả nghiên cứu đã có. -> Đề xuất cập nhật lại đề cương
	18521389	Dương Quang Thắng						
3	18521408	Nguyễn Duy Thanh	Một hiện thực phần cứng cho bài toán tìm đường đi ngắn nhất trong mê cung 10x10 bằng Deep-Q-Learning	A hardware implementation for finding the shortest path in maze 10x10 using Deep-Q-Learning	TS. Trịnh Lê Huy, ThS. Phạm Thanh Hùng	CLC-VN	8h50	-Cần thiết kế kịch bản để đánh giá hệ thống. -Xác định lại độ chính xác và tốc độ xử lý (cần so sánh với các đề tài đã có) -> Đề xuất cập nhật lại đề cương
	18521534	Trần Nguyễn Minh Triết						
4	18521122	Lê Phước Nhật Nam	Thiết kế và hiện thực bộ vi xử lý Risc-V 32 bit sử dụng kiến trúc Superscalar hỗ trợ bộ điều khiển Cache Associative 4-Way và đơn vị quản lý bộ nhớ trên FPGA.	Design and implement a 32 bit Superscalar Risc-V processor with the 4-Way set Associative Cache controller and memory management unit on FPGA.	ThS. Phạm Thanh Hùng	CQĐT	9h00	-Cần có giới hạn định lượng cho đề tài. -Tại sao sử dụng pipeline 6 tầng mà không sử dụng 5 tầng để tối ưu hệ thống? -> Đề xuất cập nhật lại đề cương
	18521574	Trần Quốc Trường						
5	17521252	Chươngng Sec Váy	Thiết kế và hiện thực lõi IP JTAG cho vi xử lý MIPS 32-bit	Design and implement a JTAG IP Core for the 32-bit MIPS processor	ThS. Phạm Thanh Hùng	CQĐT	9h10	-Cần xem xét lại khối lượng công việc của đề tài. -> Đề xuất cập nhật lại đề cương
6	18521469	Hồ Hải Công Thuận	Tối ưu thiết kế Risc-V bằng kỹ thuật Pipeline và dự đoán rẽ nhánh	Risc-V design optimisation using Pipelining and branch prediction techniques	TS. Trịnh Lê Huy ThS. Phạm Thanh Hùng	CLC-VN	9h20	Cần xem xét công việc để nối tiếp các đề tài đã thực hiện. -> Đề xuất cập nhật lại đề cương

ST T	MSSV	HỌ TÊN	TÊN ĐỀ TÀI TIẾNG VIỆT	TÊN ĐỀ TÀI TIẾNG ANH	TÊN CB HƯỚNG DẪN	GHI CHÚ	THỜI GIAN	Ý KIẾN GÓP Ý CỦA HĐ
7	18521646	Dư Cẩm Vinh	Nhận diện làn đường bằng phần cứng AI trên FPGA	FPGA based AI hardware for lane detection	TS. Lâm Đức Khải	CQĐT	9h30	-Xem xét việc thực hiện giao tiếp thông qua PCIe. -> Đề xuất cập nhật lại đề cương
8	18521021	Đình Phạm Thiên Long	Thiết kế hệ thống phát hiện làn đường cho xe tự hành dựa trên phần cứng	Design lane detector system for autonomous vehicles based on hardware	TS. Lâm Đức Khải	CQĐT	9h40	-Đề xuất cập nhật lại đề cương
	18520597	Nguyễn Thị Ngọc Diễm						
9	18521423	Vũ Đức Thế	Thiết kế và hiện thực phương pháp nén ảnh hiệu quả trên phần cứng: Microshift	Design and implementation of efficient image compression in hardware - Microshift	TS. Lâm Đức Khải	CQĐT	9h50	
	18520591	Trần Tiến Đạt						
10	18521449	Phạm Công Thịnh	Thiết kế và hiện thực kiến trúc Deep Q-Network với môi trường Mountaincar trên phần cứng	Design and implementation of Deep Q-Network architecture with Mountaincar environment in hardware	TS. Lâm Đức Khải	CQĐT	10h00	
	18521065	Nguyễn Tiến Luận						
11	18520460	Nguyễn Phạm Thế Anh	Thiết kế và hiện thực phần cứng tăng tốc giải thuật Intra Prediction trong hệ thống nén video HEVC	Design and implementation of HEVC intra prediction on FPGA	TS. Lâm Đức Khải	CLC-VN	10h10	
	18520474	Trần Tuấn Anh						
12	18520675	Trần Văn Duy	Thiết kế hệ thống giao tiếp tín hiệu không dây dựa trên phần cứng cho AI	AI hardware-based wireless communication system	TS. Lâm Đức Khải	CQĐT	10h20	